

□ 강좌 계획서

강좌명	실험으로 배우는 디지털 논리회로						
교수자명	김도영			강좌조교	기준		
					인원 수		
강의수준	<input type="checkbox"/> 교양 <input checked="" type="checkbox"/> 전공기초 <input type="checkbox"/> 전공심화			인정 시간 기준	(1 학점기준)		
강좌 언어	<input checked="" type="checkbox"/> 한국어 <input type="checkbox"/> 영어 <input type="checkbox"/> 기타()			자막 언어	<input type="checkbox"/> 한국어 <input type="checkbox"/> 영어 <input type="checkbox"/> 수어 <input type="checkbox"/> 기타()		
주차	강좌주차	시험주차	총 주차	참고교재	디지털 공학 및 실험 (진샘미디어 2020)		
	11	-	11				
학습 목표	4차산업혁명의 기초가 되는 디지털공학 이론을 실습을 통하여 쉽게 이해한다. 기본논리회로 NOT, AND, OR로부터 조합논리회로인 가산기, 감산기, 디코더, 엔코더, 멀티플렉서를 학습하고 순차논리회로 플립플롭, 카운터, 레지스터를 학습하게 된다. 최종적으로 간단한 디지털시계를 만들어 본다.						
주차	주차명 (주제)	주차별 학습 목표	차시	차시명	강좌 운영방법		
				학습내용	수업방법	평가 방법	학습자료
1	디지털의 이해	디지털의 정의를 이해할 수 있다.	1	디지털의 이해	강좌영상 (48분32초×1개)	-	PDF 제공
2	기본논리회로	기본논리회로를 이해하고 활용할 수 있다.	2	기본논리회로	강좌영상 (54분35초×1개)	-	PDF 제공
3	부울대수	부울대수를 이해하고 논리식과 논리회로도 작성할 수 있다.	3	부울대수	강좌영상 (46분10초×1개)	-	PDF 제공
4	카르노맵과 간소화	카르노맵을 이용하여 복잡한 논리회로를 간소화 할 수 있다.	4	카르노맵과 간소화	강좌영상 (52분55초×1개)	-	PDF 제공
5	가산기와 감산기	조합논리회로 가산기와 감산기를 이해하고 논리회로를 구성할 수 있다.	5	가산기와 감산기	강좌영상 (49분03초×1개)	-	PDF 제공
6	디코더와 엔코더	디코더와 엔코더를 이해하고 논리회로를 구성할 수 있다.	6	디코더와 엔코더	강좌영상 (57분31초×1개)	-	PDF 제공
7	플립플롭(1)	순차논리회로 플립플롭을 이해하고 논리회로를 구성할 수 있다.	7	R-S, D플립플롭	강좌영상 (42분32초×1개)	-	PDF 제공
8	플립플롭(2)	순차논리회로 플립플롭을 이해하고 논리회로를 구성할 수 있다.	8	J-K, T플립플롭	강좌영상 (36분26초×1개)	-	
9	카운터	카운터를 이해하고 논리회로를 구성할 수 있다.	9	카운터	강좌영상 (46분57초×1개)	-	PDF 제공
10	레지스터	레지스터를 이해하고 논리회로를 구성할 수 있다.	10	레지스터	강좌영상 (37분08초×1개)	-	PDF 제공
11	디지털시계	디지털시계를 이해하고 논리회로를 구성할 수 있다.	11	디지털시계	강좌영상 (26분53초×1개)	-	PDF 제공