

# 강 의 계 획 서

2022 년도 1학기

출력날짜 : 2022.06.08

출력시간 : PM 2:11

과목명	임베디드구조	과목코드	0006808001
학과 / 학년	임베디드시스템공학과 / 3	이수구분/성적평가방법	전공필수 / 상대평가
소속 / 교수	임베디드시스템공학과 / 김현범	학점/강의/실습	3 / 3 / 0
전화번호		요일 / 교시	[SH313:수(7-8A),목(1-2A)]
면담가능시간		강의실	

**[1] 교과목개요 / 목적**

본 과목은 임베디드 시스템의 구성 및 컴퓨터 구조에 대한 포괄적 이해와 활용 능력 향상을 기본적인 목표로 다음에 중점을 두어 지도한다.

- CPU, 메모리, BUS, 입출력 구조 및 특성에 대한 이해
- 명령어 집합 및 처리와 논리 연산에 대한 분석
- 병렬처리에 연계한 고속 컴퓨팅 적용 능력 향상

**[2] 수업목표**

- CPU, 메모리, 버스 및 입출력 구조 및 특성을 학습한다.
- 명령어 집합 종류, 버스 인터페이스, 입출력 시스템에 대해 분석한다.
- 논리 및 연산에 대해 학습한다.
- 병렬처리, 고성능 컴퓨팅에 대해 학습한다.

**[3] 수업진행방법**

슬라이드 자료를 기초로 한 강의 위주로 진행한다.

**㉠ 수업방식**

강의	토론	세미나	실습	시청각	유인물	견학	기타
80 %	20 %	0 %	0 %	0 %	0 %	0 %	0 %

**㉡ 기자재활용**

판서	OHP	슬라이드	차트	비디오	오디오	컴퓨터	기타
15 %	0 %	70 %	0 %	0 %	0 %	15 %	0 %

**[4] 학습평가방법**

- 중간고사: 30%
- 기말고사: 30%
- 과제: 20%
- 출석 및 참여도: 20 %

**㉠ 성적평가비율**

시험	출석	과제
60 %	20 %	20 %

- 출석성적 : 20점 만점 (학칙시행세칙 제56조 제2항) → 일반 과목(3학점) 1시간 결석시 1/3점 감 → 3시간 결석시 1점 감점
- 실제 수업시간수의 1/3 이상 결석한 자 및 부정행위자는 시험 등 성적에 불구 학점인정 불가 (학생시행세칙 제56조 제3항)

**[5] 주교재 및 참고서적**

**[주교재]**

(1)	저자	윤남일 외	출판사	생능	교재명	컴퓨터구조론	발행년도	2013
(2)	저자		출판사		교재명		발행년도	
(3)	저자		출판사		교재명		발행년도	

**[참고서적]**

(1)	저자	전중남	출판사	생능	교재명	동작원리 중심의 논리회로와 컴퓨터 구조	발행년도	2020
(2)	저자	전중남	출판사	생능	교재명	한눈에 보이는 컴퓨터 구조	발행년도	2019
(3)	저자		출판사		교재명		발행년도	
(4)	저자		출판사		교재명		발행년도	
(5)	저자		출판사		교재명		발행년도	

**[기타서적]**

**[6] 주별 세부 수업계획**

제 1 주	수업 소개 및 컴퓨터 기본 구조와 동작 (1)
제 2 주	컴퓨터 기본 구조와 동작 (2)
제 3 주	중앙처리장치 (1)
제 4 주	중앙처리장치 (2)
제 5 주	명령어 집합 및 처리 (1)
제 6 주	명령어 집합 및 처리 (2)
제 7 주	기억장치 (1) 중간고사 Study Guide 리뷰 (오프라인)
제 8 주	중간고사 (오프라인)
제 9 주	기억장치 (2)
제 10 주	연산 및 논리 (1)
제 11 주	연산 및 논리 (2)
제 12 주	연산 및 논리 (3)
제 13 주	버스와 입출력
제 14 주	고성능 컴퓨터 기말고사 Study Guide 리뷰(오프라인)
제 15 주	기말고사 (오프라인)
제 16 주	3월 9일, 5월 5일, 6월 1일 수업 보강 (온라인 수업으로 대체)

**[7] 과제**

제 1 과제	과제명	추후공지	제출일	
	목표			
	진행방법 및 유의사항			
	참고자료			
제 2 과제	과제명		제출일	
	목표			
	진행방법 및 유의사항			
	참고자료			
제 3 과제	과제명		제출일	
	목표			
	진행방법 및 유의사항			
	참고자료			

**[8] 장애학생 학습지원**

장애학생은 수강 시 필요한 지원 사항에 대하여 담당 교수 및 장애학생지원센터에 요청 할 수 있음  
 예) 학습도우미, 과제제출, 시험시간 연장 등

**[9] 핵심역량 비율**

핵심역량 비율							
임베디드 시스템공 학과	소프트웨어	하드웨어	융합시스템				합 계
	20	60	20				100