

강의 계획서

| | |
|-----------|--|
| 교과목명 (한글) | 지능형피드백집적회로 |
| 교과목명 (영문) | Intelligent Feedback Integrated Circuit Design |

| Lesson | Topic | 교안형태 | | |
|--------|--------------------------------------|------|----|----|
| | | 동영상 | 음성 | 문서 |
| 1 | Amplifiers 1 | | | ○ |
| 2 | Amplifiers 2 | | | ○ |
| 3 | Feedback Theory for Analog Circuits1 | | | ○ |
| 4 | Feedback Theory for Analog Circuits2 | | | ○ |
| 5 | Feedback Examples1 | | | ○ |
| 6 | Feedback Examples2 | | | ○ |
| 7 | Amplifiers with Feedback | | | ○ |
| 8 | - | | | ○ |
| 9 | Small-signal Analysis1 | | | ○ |
| 10 | Small-signal Analysis2 | | | ○ |
| 11 | Small-signal Analysis3 | | | ○ |
| 12 | Large-signal Analysis1 | | | ○ |
| 13 | Large-signal Analysis2 | | | ○ |
| 14 | Analog Buffers | | | ○ |
| 15 | Low-dropout Regulators | | | ○ |
| 16 | Final Exam | | | ○ |

4. Etc

※ 공개할 기타 요소가 있으면 기재해 주십시오.